

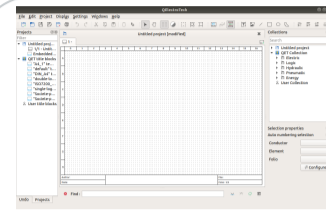
INHOUDSOPGAWE

- [Basiese beginsels](#) ▼
- [Koppelvlak](#) ▼
- [Voorkeure](#) ▼
- [Projek](#) ▼
- [Folio](#) ▼
- [Element](#) ▼
- [Dirigent](#) ▼
- [Skema](#) ▼
- [Tekening](#) ▼
- [Berigte](#) ▼
- [Uitvoer en druk](#) ▼
- [Bylae](#) ▼

QElectroTech dokumentasie



Basiese beginsels



Koppelvlak



Voorkeure



Projek



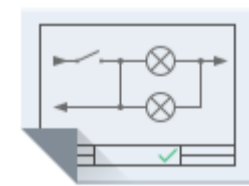
Folio



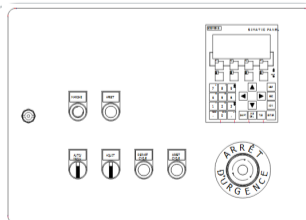
Element



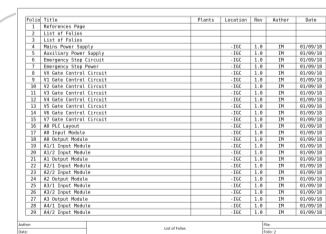
Dirigent



Skema



Tekening



Berigte



hier is die pdf-weergawe [pdf](#)

© Kopiereg 2020, die QElectroTech-span.
Gegenerereer deur [Sphinx](#) 2.4.0 met behulp van [sphinxbootstrap4theme](#) 0.6.0.

Terug na bo